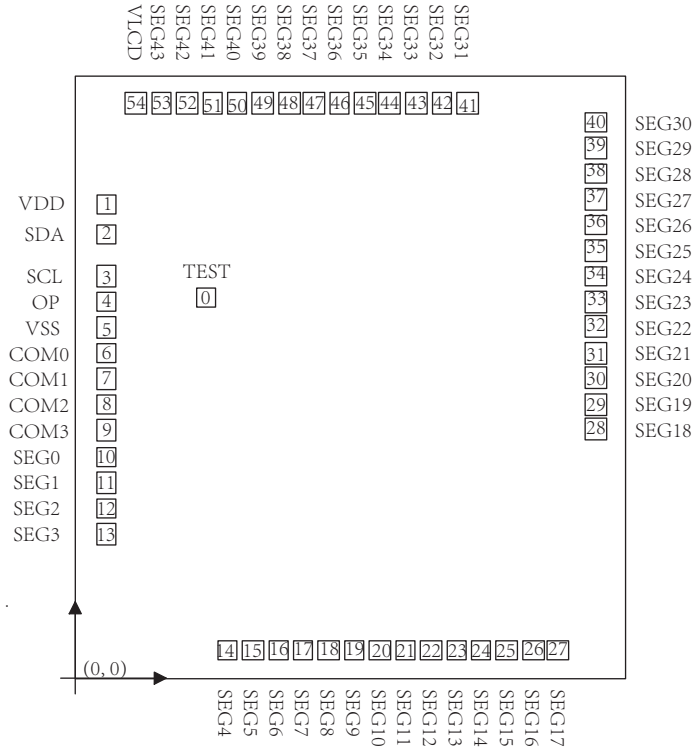


VK2C22 COB资料

COB PAD图



芯片面积：1645×1610 um² ，衬底电位：VSS OP脚：悬空或者接地

PAD 大小：80×80 um

VLCD≤VDD)

内置电压设置 (IVA) 命令		VLCD	SEG43	说明
DE 位	VE 位			
0	0	输入	Null	• VLCD串接电阻到VDD调整偏置电压
0	1	输入	Null	• VLCD 支持内部偏置电压 • VLCD脚输出偏置电压 *1
1	0	Null	输出	• 偏置电压由内部VDD提供
1	1	Null	输出	• 偏置电压由内部调整电路提供

*1 LCD 驱动电压可通过 VLCD 引脚提供的电压进行外部温度补偿。

COB PAD坐标

单位：μm

序号	名称	X坐标	Y坐标	序号	名称	X坐标	Y坐标
1	VDD	93.11	1158.4	29	SEG19	1551.89	571.86
2	SDA	93.11	1073.9	30	SEG20	1551.89	656.36
3	SCL	93.11	964.42	31	SEG21	1551.89	740.86
4	OP	93.11	879.92	32	SEG22	1551.89	825.36
5	VSS	93.11	795.42	33	SEG23	1551.89	909.86
6	COM0	93.11	710.92	34	SEG24	1551.89	994.36
7	COM1	93.11	626.42	35	SEG25	1551.89	1078.86
8	COM2	93.11	541.92	36	SEG26	1551.89	1163.36
9	COM3	93.11	457.42	37	SEG27	1551.89	1247.86
10	SEG0	93.11	362.42	38	SEG28	1551.89	1332.36
11	SEG1	93.11	277.92	39	SEG29	1551.89	1416.86
12	SEG2	93.11	193.42	40	SEG30	1551.89	1501.36
13	SEG3	93.11	108.92	41	SEG31	1260.87	1516.89
14	SEG4	437.83	93.11	42	SEG32	1176.37	1516.89
15	SEG5	522.33	93.11	43	SEG33	1091.87	1516.89
16	SEG6	606.83	93.11	44	SEG34	1007.37	1516.89
17	SEG7	691.33	93.11	45	SEG35	922.87	1516.89
18	SEG8	775.83	93.11	46	SEG36	838.37	1516.89
19	SEG9	860.33	93.11	47	SEG37	753.87	1516.89
20	SEG10	944.83	93.11	48	SEG38	669.37	1516.89
21	SEG11	1029.33	93.11	49	SEG39	584.87	1516.89
22	SEG12	1113.83	93.11	50	SEG40	500.37	1516.89
23	SEG13	1198.33	93.11	51	SEG41	415.87	1516.89
24	SEG14	1282.83	93.11	52	SEG42	318.87	1516.89
25	SEG15	1367.33	93.11	53	SEG43	228.87	1516.89
26	SEG16	1451.83	93.11	54	VLCD	136.26	1516.89
27	SEG17	1536.33	93.11				
28	SEG18	1551.89	487.36	0	TEST	443.31	1079.73