



VK2C22B 数据手册

40×4 LCD显示驱动芯片

Rev.1.3

知识产权说明

深圳市永嘉微电科技有限公司（以下简称“本公司”）已向国内外知识产权部门申请并获得了相关专利，享有这些专利的合法权益，并受到法律的严格保护。

本公司的产品及其相关专利权未经明确授权，任何公司、组织或个人均不得擅自使用。一旦发现任何侵权行为，本公司将采取一切必要的法律手段，坚决遏止此类不当行为，并追究侵权者因侵权行为给本公司造成的损失，或侵权者因此获得的不法利益。

本公司的名称和标识均为注册商标，受法律保护。未经本公司书面许可，任何单位或个人不得使用或仿冒。

在本公司知识产权的保护范围内，任何形式的许可证转让，无论是明示还是暗示，均不被允许。

1 概述

VK2C22B是一个点阵式存储映射的LCD驱动器,可支持最大160点(40SEGx4COM)的LCD屏。单片机可通过I2C接口配置显示参数和读写显示数据,也可通过指令进入省电模式。其高抗干扰,低功耗的特性适用于水电表以及工控仪表类产品。

2 特点

- 工作电压 2.4-5.5V
- 内置32 kHz RC振荡器
- 偏置电压(BIAS)可配置为1/2、1/3
- COM周期(DUTY)为1/4
- 内置显示RAM为44x4位
- 帧频可配置为80Hz、160Hz
- 省电模式(通过关显示和关振荡器进入)
- I2C通信接口
- 显示模式40x4
- 3种显示整体闪烁频率
- 软件配置LCD显示参数
- 读写显示数据地址自动加1
- VLCD脚提供LCD驱动电压源($\leq VDD$)
- 内置16级LCD驱动电压调整电路
- 内置上电复位电路(POR)
- 低功耗、高抗干扰
- 封装
 - LQFP48(7.0mm x 7.0mm PP=0.5mm)
 - DICE
 - COG

3 选型表

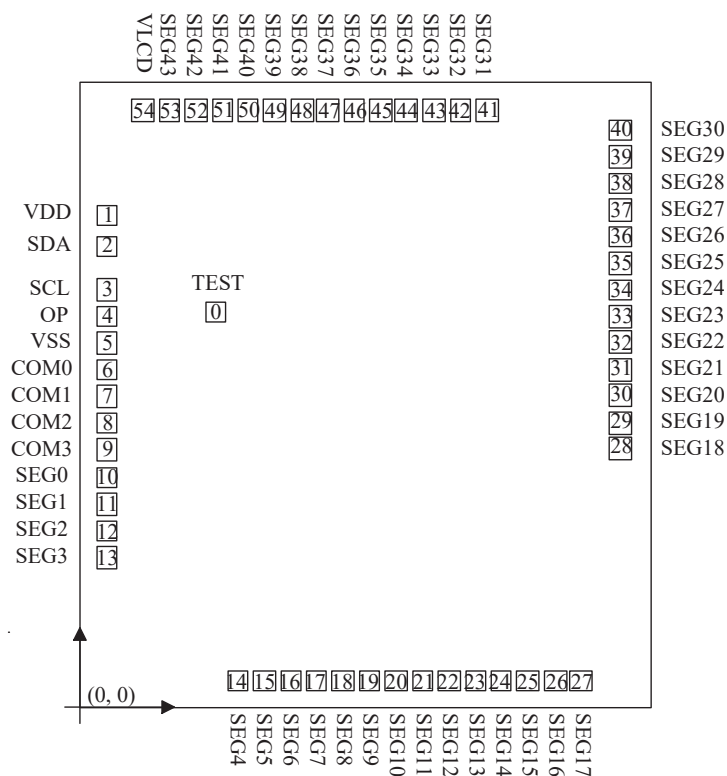
	SEG/COM	偏置电压	占空比	封装
VK2C22A	44×4	1/2, 1/3	1/4	LQFP52
VK2C22B	40×4	1/2, 1/3	1/4	LQFP48
VK2C22	44×4	1/2, 1/3	1/4	DICE
VK2C23A	55×4, 51×8	1/3, 1/4	1/4, 1/8	LQFP64
VK2C23B	35×8	1/3, 1/4	1/8	LQFP48
VK2C23	56×4, 52×8	1/3, 1/4	1/4, 1/8	DICE
VK2C24A	71×4, 67×8, 59×16	1/2, 1/3, 1/4, 1/5	1/4, 1/8, 1/16	LQFP80
VK2C24B	55×4, 51×8, 43×16	1/2, 1/3, 1/4, 1/5	1/4, 1/8, 1/16	LQFP64
VK2C24	72×4, 68×8, 60×16	1/2, 1/3, 1/4, 1/5	1/4, 1/8, 1/16	DICE

4 订购选项

产品型号	封装形式	管装数	盘(层)装数	盒装数	箱(包)装数	备注
VK2C22A	LQFP52	-	1 盘/90	1 盒/900	一箱/5400	
VK2C22B	LQFP48	-	1 盘/250	1 盒/2500	一箱/15000	
VK2C22	DICE	-	1 层/400	1 盒/2000	一包/4000	裸片
VK2C23A	LQFP64	-	1 盘/250	1 盒/2500	一箱/15000	
VK2C23B	LQFP48	-	1 盘/250	1 盒/2500	一箱/15000	
VK2C23	DICE	-	1 层/250	1 盒/1000	一包/2000	裸片
VK2C24A	LQFP80	-	1 盘/90	1 盒/900	一箱/5400	
VK2C24B	LQFP64	-	1 盘/250	1 盒/2500	一箱/15000	
VK2C24	DICE	-	1 层/200	1 盒/1000	一包/2000	裸片

5 COB资料

5.1 COB /PAD图



芯片面积: 1645×1610 μm^2 , 衬底电位: VSS OP脚: 悬空或者接地
 PAD 大小: 80×80 μm^2

(VLCD≤VDD)

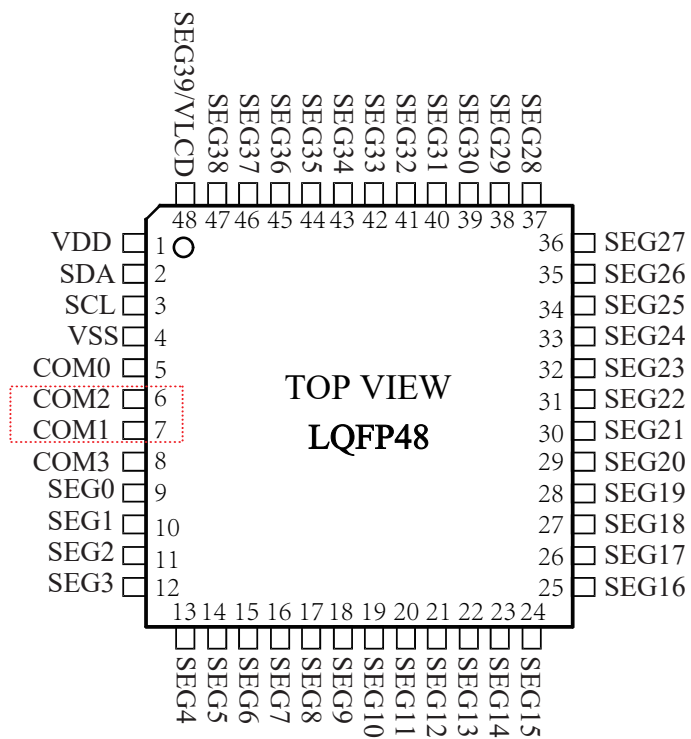
内置电压设置 (IVA) 命令		VLCD	SEG43	说明
DE 位	VE 位			
0	0	输入	Null	• VLCD串接电阻到VDD调整偏置电压
0	1	输入	Null	• VLCD 支持内部偏置电压 • VLCD脚输出偏置电压 *1
1	0	-	-	• 偏置电压由内部VDD提供
1	1	-	-	• 偏置电压由内部调整电路提供

5.2 COB/PAD坐标

单位: μm

序号	名称	X坐标	Y坐标	序号	名称	X坐标	Y坐标
1	VDD	93.11	1158.4	29	SEG19	1551.89	571.86
2	SDA	93.11	1073.9	30	SEG20	1551.89	656.36
3	SCL	93.11	964.42	31	SEG21	1551.89	740.86
4	OP	93.11	879.92	32	SEG22	1551.89	825.36
5	VSS	93.11	795.42	33	SEG23	1551.89	909.86
6	COM0	93.11	710.92	34	SEG24	1551.89	994.36
7	COM1	93.11	626.42	35	SEG25	1551.89	1078.86
8	COM2	93.11	541.92	36	SEG26	1551.89	1163.36
9	COM3	93.11	457.42	37	SEG27	1551.89	1247.86
10	SEG0	93.11	362.42	38	SEG28	1551.89	1332.36
11	SEG1	93.11	277.92	39	SEG29	1551.89	1416.86
12	SEG2	93.11	193.42	40	SEG30	1551.89	1501.36
13	SEG3	93.11	108.92	41	SEG31	1260.87	1516.89
14	SEG4	437.83	93.11	42	SEG32	1176.37	1516.89
15	SEG5	522.33	93.11	43	SEG33	1091.87	1516.89
16	SEG6	606.83	93.11	44	SEG34	1007.37	1516.89
17	SEG7	691.33	93.11	45	SEG35	922.87	1516.89
18	SEG8	775.83	93.11	46	SEG36	838.37	1516.89
19	SEG9	860.33	93.11	47	SEG37	753.87	1516.89
20	SEG10	944.83	93.11	48	SEG38	669.37	1516.89
21	SEG11	1029.33	93.11	49	SEG39	584.87	1516.89
22	SEG12	1113.83	93.11	50	SEG40	500.37	1516.89
23	SEG13	1198.33	93.11	51	SEG41	415.87	1516.89
24	SEG14	1282.83	93.11	52	SEG42	318.87	1516.89
25	SEG15	1367.33	93.11	53	SEG43	228.87	1516.89
26	SEG16	1451.83	93.11	54	VLCD	136.26	1516.89
27	SEG17	1536.33	93.11				
28	SEG18	1551.89	487.36	0	TEST	443.31	1079.73

6 管脚排列



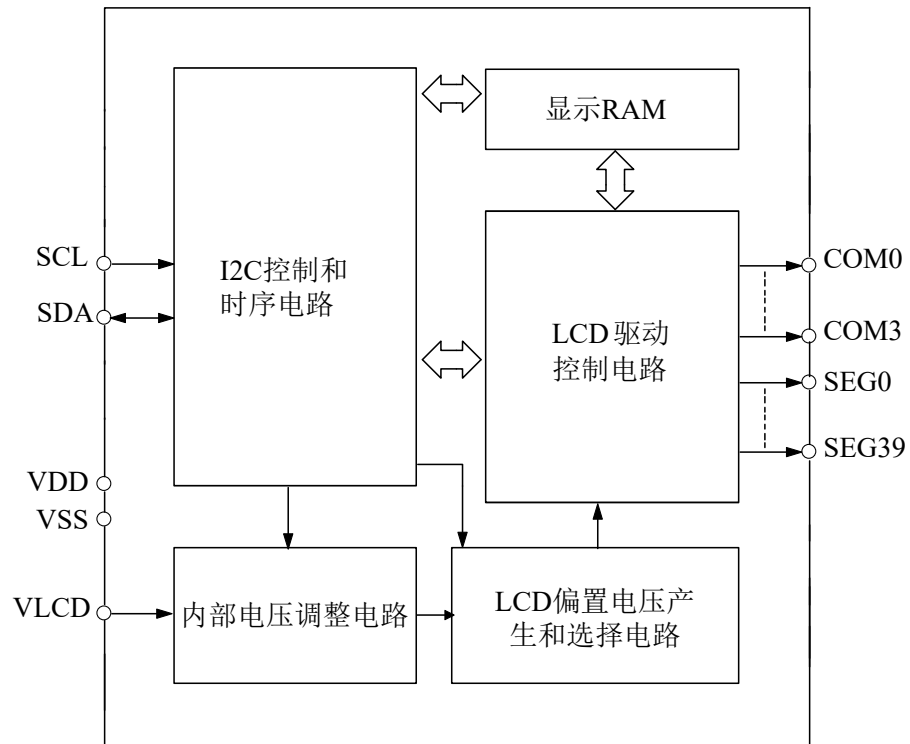
有关详细信息，请参见 [封装信息](#)

6.1 VK2C22B/LQFP48管脚列表

脚位	管脚名称	输入/输出	功能描述
1	VDD	电源正	电源正
2	SDA	输入/输出	I2C串行数据输入/输出脚，开漏输出需外加上拉电阻。
3	SCL	输入	I2C串行时钟脚，开漏输出需外加上拉电阻。
4	VSS	电源地	电源地
5-8	COM0-COM3	输出	LCD位输出（COM1和COM2脚位不是按顺序排的）
9-47	SEG4-SEG38	输出	LCD段输出
48	SEG39/VLCD	输入/输出	VLCD 脚配置为VLCD功能： 使能内部电压调整，VLCD和VDD脚短接，驱动电压由内部电压调整功能提供。 禁止内部电压调整，VLCD和VDD脚串接电阻，驱动电压由VLCD脚提供，通过改变这个外部阻值来调整 VLCD 电压。 VLCD 脚配置为SEG脚： 使能内部电压调整功能，驱动电压由内部电压调整功能提供。 禁止内部电压调整功能，驱动电压由内部VDD提供。

7 功能说明

7.1 框图



7.2 显示RAM-存储结构

静态显示存储器（RAM）结构为44×4位（4COM为44×4位），存储所显示的数据。显示RAM的内容直接映射成LCD驱动器的显示内容。通过I2C命令存取显示RAM中数据。

显示RAM中的内容映射至LCD的过程如下表所示：

输出	COM3	COM2	COM1	COM0	输出	COM3	COM2	COM1	COM0	地址
SEG1					SEG0					0x00
SEG3					SEG2					0x01
SEG5					SEG4					0x02
SEG7					SEG6					0x03
SEG9					SEG8					0x04
SEG11					SEG10					0x05
⋮	⋮	⋮	⋮	⋮	⋮	⋮	⋮	⋮	⋮	⋮
SEG39					SEG38					0x13
---					---					0x14
---					---					0x15
显示数据	bit7	bit6	bit5	bit4		bit3	bit2	bit1	bit0	

44×4 显示RAM 映射

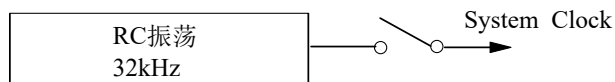
7.3 系统振荡器

VK2C22B的时钟是用来产生LCD 驱动信号和内部逻辑时序的。系统时钟来源于内部RC振荡器（32kHz），系统时钟频率(f_{sys}) 决定LCD 帧频频率。

系统设置命令可以启动或停止系统振荡器，显示关和系统振荡器停止后，系统进入省电模式。

系统上电工作时，系统振荡器处于停止状态。

系统振荡的设置如下图所示：



7.4 LCD驱动电压

LCD驱动电压（ $V_{LCD} \leq V_{DD}$ ）可以通过VLCD脚获取（串接电阻到VDD脚），也可以通过内部配置选择16级电压。

内部16级电压是通过4位可编程模拟开关来设置的，如下表所示：

Bias DA3~DA0	1/2	1/3	说明
0x00	$1.000 \times V_{DD}$	$1.000 \times V_{DD}$	默认值
0x01	$0.937 \times V_{DD}$	$0.957 \times V_{DD}$	
0x02	$0.882 \times V_{DD}$	$0.918 \times V_{DD}$	
0x03	$0.833 \times V_{DD}$	$0.882 \times V_{DD}$	
0x04	$0.789 \times V_{DD}$	$0.849 \times V_{DD}$	
0x05	$0.750 \times V_{DD}$	$0.818 \times V_{DD}$	
0x06	$0.714 \times V_{DD}$	$0.789 \times V_{DD}$	
0x07	$0.682 \times V_{DD}$	$0.763 \times V_{DD}$	
0x08	$0.652 \times V_{DD}$	$0.738 \times V_{DD}$	
0x09	$0.625 \times V_{DD}$	$0.714 \times V_{DD}$	
0x0A	$0.600 \times V_{DD}$	$0.692 \times V_{DD}$	
0x0B	$0.577 \times V_{DD}$	$0.672 \times V_{DD}$	
0x0C	$0.556 \times V_{DD}$	$0.652 \times V_{DD}$	
0x0D	$0.536 \times V_{DD}$	$0.634 \times V_{DD}$	
0x0E	$0.517 \times V_{DD}$	$0.616 \times V_{DD}$	
0x0F	$0.500 \times V_{DD}$	$0.600 \times V_{DD}$	

7.5 上电复位

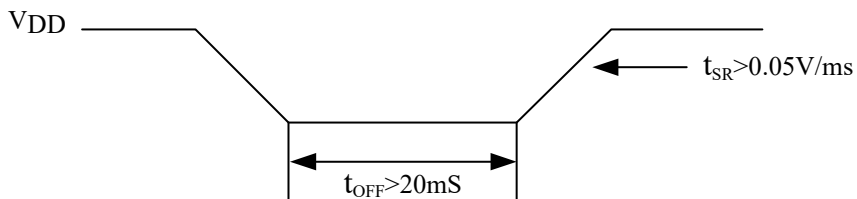
上电复位电路进行初始化，在此期间（1ms）I2C不要传数据。

内部电路初始化后的状态如下所示：

- 所有 COM/SEG 脚输出为 VDD。
- 配置 1/4 duty 和 1/3 bias。
- 系统振荡器和 LCD bias 发生器关闭。
- LCD 显示关。
- 内部电压调整功能使能。
- SEG/VLCD 共用脚设为 SEG 脚。
- VLCD 脚检测功能禁止。
- 帧频率默认配置为 80Hz。
- 闪烁功能禁止。

在芯片工作期间，若 VDD 下降到低于规定的最小工作电压时，必须满足上电复位时序条件，即 VDD 电压必须下降到 0V，且在上升到正常工作电压之前至少保持 20ms 的 0V 电压

上电复位时序



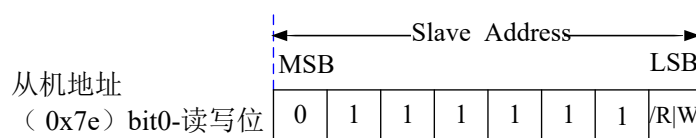
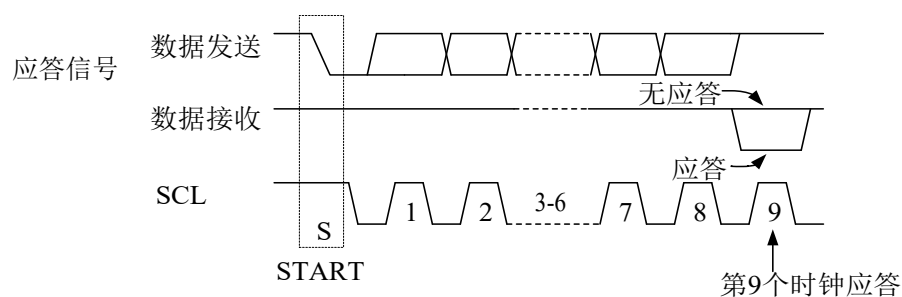
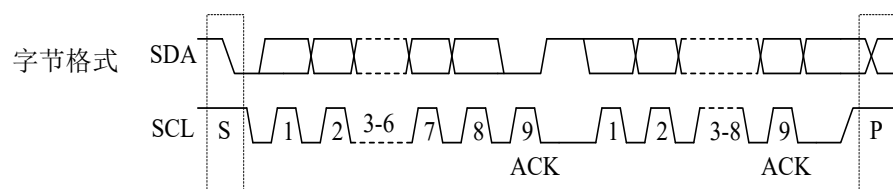
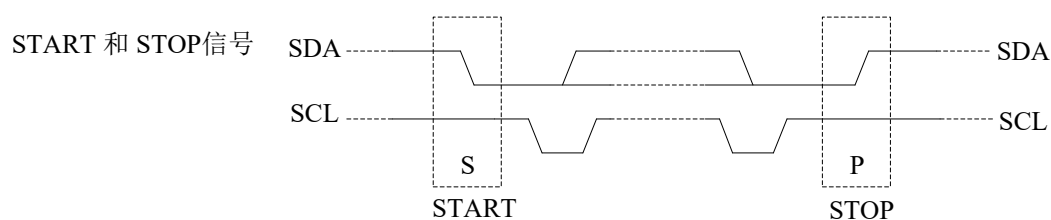
8 LCD通讯命令

LCD 驱动支持的显示模式为44SEG x 4COM，未使用的 SEG 和COM脚悬空。
提供两种帧频率，可通过帧频设置命令选择为 80Hz 还是 160Hz。

8.1 I2C通信接口

VK2C22有2个通信脚，遵循I2C协议，开漏输出需外加上拉电阻。

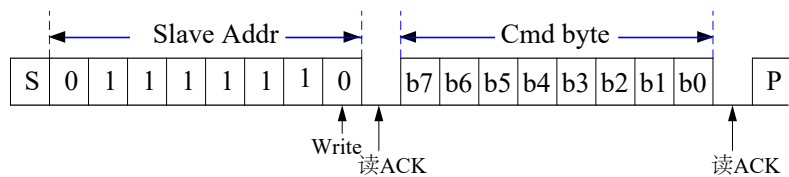
SCL脚是时钟输入脚，SDA脚是串行数据输入/输出脚，这2个脚需要外接上拉电阻与VDD相连。当 I2C 总线空闲时，这2个脚都为高电平。



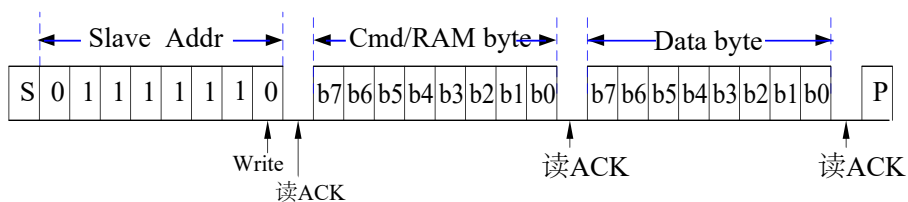
9 I2C命令格式

写操作

写命令

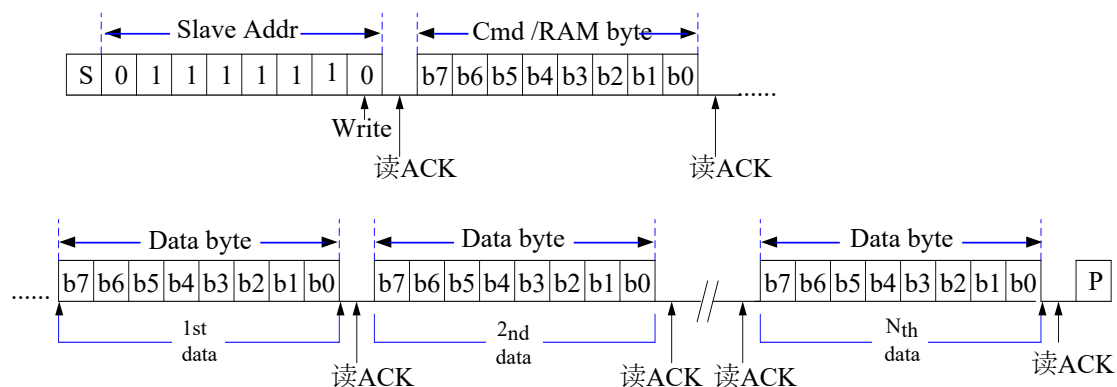


写单个字节数据到显示RAM



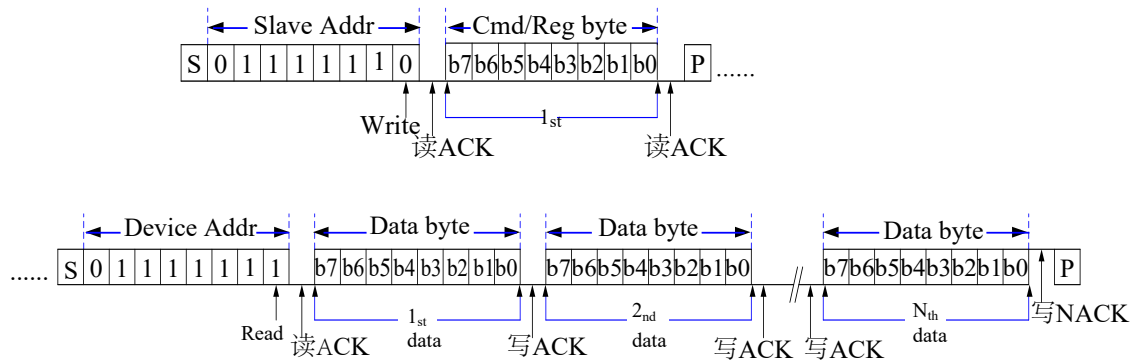
说明：如果Slave地址后的字节是一个命令码，则命令码后的字节忽略。

写多个字节数据到显示RAM

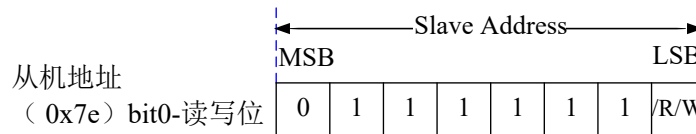


读操作

从显示RAM读多个字节数据



10 命令说明



10.1 显示数据命令

发送显示数据RAM 起始地址

功能	字节	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	说明	R/W	Def
地址指针	1	0	0	0	A4	A3	A2	A1	A0	显示RAM地址作为起始地址	W	00H

10.2 模式设置命令

设置偏压和DUTY

功能	字节	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	说明	R/W	Def
Duty 和Bias 参数	1	1	0	0	F	S	E	0	M0		W	80H

Bit 4	帧频率
F	
0	
1	

Bit 3	Bit 2	内部RC振荡器	LCD显示
S	E		
0	0	OFF	OFF
0	1	OFF	OFF
1	0	ON	OFF
1	1	ON	ON

Bit 0	偏置电压
M0	
0	
1	

10.3 闪烁频率设置命令

设置LCD整体闪烁频率

功能	字节	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	说明	R/W	Def
闪烁频率设置	1	1	1	0	0	0	0	BK1	BK0		W	C0H

Bit 1	Bit 0	闪烁频率
BK1	BK0	
0	0	闪烁关闭
0	1	2Hz
1	0	1Hz
1	1	0.5Hz

11 内置电压设置命令

内置电压设置（IVA）命令可设置 16 种电压用于调整LCD驱动电压。

功能	字节	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	说明	R/W	Def
IVA 控制	1	0	1	DE	VE	DA3	DA2	DA1	DA0	SEG/VLCD 引脚功能通过 DE位设置。 VE位使能或禁止内部电压调整功能。 DA3~DA0 用来调整VLCD 输出电压。	W	70H

说明:

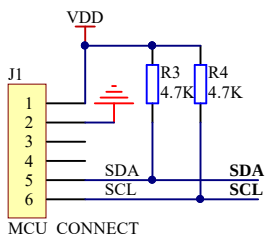
Bit 5	Bit 4	SEG /VLCD 共用引脚选择	内部电压 调整功能	说明
DE	VE			
0	0	VLCD 脚	off	● SEG/VLCD共用脚设置为VLCD脚。 ● 禁止内部电压调整功能。 ● VLCD脚串接一个电阻到VDD脚来调整偏置电压，DA3~DA0 位不能设置为“0000”。 ● VLCD和VDD脚短接DA3~DA0 必需设为“0000”。
0	1	VLCD 脚	on	● SEG/VLCD共用脚设置为VLCD脚。 ● 使能内部电压调整功能。 ● VLCD脚输出偏置电压用于外部单片机检测。
1	0	SEG 脚	off	● SEG/VLCD共用脚设置为 SEG脚。 ● 禁止内部电压调整功能。 ● 偏置电压由内部 VDD 提供。 ● 不论 DA3~DA0 为什么值，内部电压跟随器禁止。
1	1	SEG 脚	on	● SEG/VLCD脚设置为 SEG 脚。 ● 使能内部电压调整功能。

- 上电状态：内部电压调整功能使能且SEG/VLCD 脚选择为SEG 脚。
- 当DA0~DA3 位设置为“0000”，内部电压跟随器禁止。
- 当DA0~DA3 位设置为除 “0000”以外的值时，内部电压跟随器使能。

12 参考电路

周围干扰比较大时可以在通讯脚上串10R到1k电阻和pF级对地小电容单片机(3.3V)和驱动芯片(5V)供电不一致时，通讯脚建议加电平转换电路

VDD=2.4V-5.5V



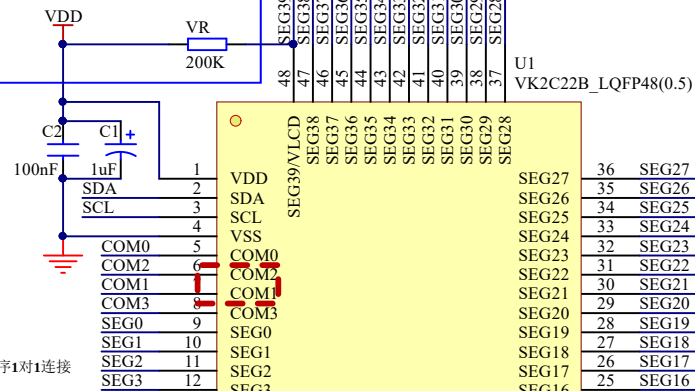
软件配置SEG39/VLCD脚为VLCD

VDD=5V VR=200K时:

VLCD大约为4.2V

建议VR用510K可调电阻调到显示效果最佳，取此时阻值。

软件配置SEG39/VLCD脚为SEG39或者VLCD

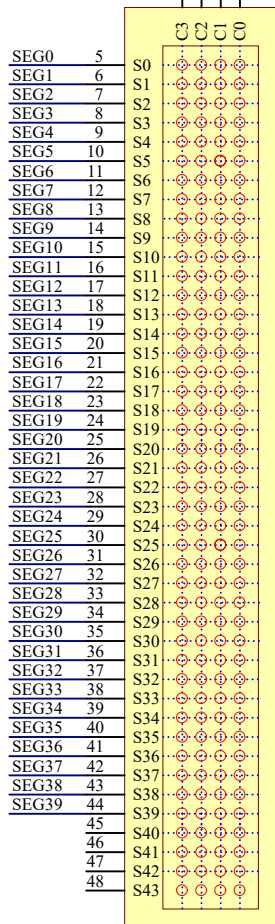


软件配置为4COM

建议芯片的COM脚和LCD的COM脚顺序1对1连接

SEG脚为了PCB走线方便可打乱顺序

注意写软件时显示RAM对应的顺序也要改过来



LCD4COM
LCD44X4

RAM0-BIT3 BIT2 BIT1 BIT0
RAM0-BIT7 BIT6 BIT5 BIT4
RAM1-BIT3 BIT2 BIT1 BIT0
RAM1-BIT7 BIT6 BIT5 BIT4
RAM2-BIT3 BIT2 BIT1 BIT0
RAM2-BIT7 BIT6 BIT5 BIT4
RAM3-BIT3 BIT2 BIT1 BIT0
RAM3-BIT7 BIT6 BIT5 BIT4
RAM4-BIT3 BIT2 BIT1 BIT0
RAM4-BIT7 BIT6 BIT5 BIT4
RAM5-BIT3 BIT2 BIT1 BIT0
RAM5-BIT7 BIT6 BIT5 BIT4
RAM6-BIT3 BIT2 BIT1 BIT0
RAM6-BIT7 BIT6 BIT5 BIT4
RAM7-BIT3 BIT2 BIT1 BIT0
RAM7-BIT7 BIT6 BIT5 BIT4
RAM8-BIT3 BIT2 BIT1 BIT0
RAM8-BIT7 BIT6 BIT5 BIT4
RAM9-BIT3 BIT2 BIT1 BIT0
RAM9-BIT7 BIT6 BIT5 BIT4

RAM19-BIT7 BIT6 BIT5 BIT4
RAM19-BIT3 BIT2 BIT1 BIT0

13 电气特性

13.1 极限参数

特性	符号	极限值	单位
电源电压	VDD	-0.3~6.5	V
输入电压	VIN	$V_{SS}-0.3 \sim V_{DD}+0.3$	V
存贮温度	T _{STG}	-50~+125	°C
工作温度	T _{OTG}	-40~+85	°C

13.2 直流参数

名称	符号	最小值	典型值	最大值	单位	测试条件	
						VDD	条件
工作电压	VDD	2.4	—	5.5	V	—	—
工作电流	I _{DD1}	—	18	27	μA	3V	无负载, VLCD=VDD, 1/3 bias, 帧频 80Hz, DA0~DA3="0000", LCD显示开, 内部 RC振荡器开。
		—	25	40		5V	
工作电流	I _{DD2}	—	2	5	μA	3V	无负载, VLCD=VDD, 1/3 bias, 帧频 80Hz, DA0~DA3="0000", LCD显示关, 内部 RC振荡器开。
		—	4	10		5V	
待机电流	I _{STB}	—	—	1	μA	3V	无负载, VLCD=VDD, LCD显示关, 内部 RC振荡器关。
		—	—	2		5V	
输入低电压	V _{IL}	0	—	0.3	VDD	3V	SCL, SDA
						5V	
输入高电压	V _{IH}	0.7	—	1.0	VDD	3V	SCL, SDA
						5V	
低电平输出电流	I _{OL}	3.0	—	—	mA	3V	V _{OL} =0.4V, SDA
		6.0	—	—		5V	
LCD COM 灌电流	I _{OL1}	250	400	—	μA	3V	V _{OL} =0.3V
		500	800	—		5V	V _{OL} =0.5V
LCD COM 端拉电流	I _{OH1}	-140	-230	—	μA	3V	V _{OH} =2.7V
		-300	-500	—		5V	V _{OH} =4.5V
LCD SEG 端灌电流	I _{OL2}	250	400	—	μA	3V	V _{OL} =0.3V
		500	800	—		5V	V _{OL} =0.5V
LCD SEG 端拉电流	I _{OH2}	-140	-230	—	μA	3V	V _{OH} =2.7V
		-300	-500	—		5V	V _{OH} =4.5V

13.3 交流参数

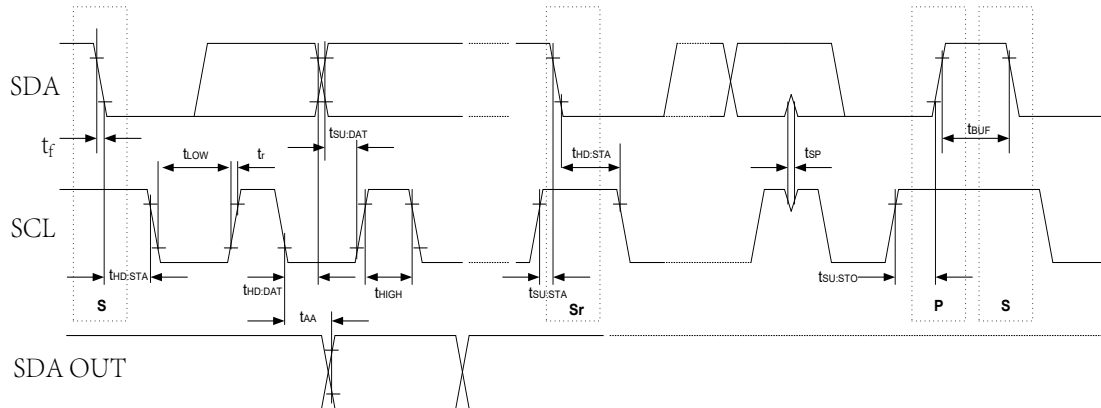
帧频率

名称	符号	最小值	典型值	最大值	单位	测试条件	
						VDD	条件
LCD 帧频率	f_{LCD1}	72	80	88	Hz	4.0V	1/4 duty, 25°C
LCD 帧频率	f_{LCD2}	144	160	176	Hz	4.0V	1/4 duty, 25°C
LCD 帧频率	f_{LCD3}	52	80	124	Hz	4.0V	1/4 duty, -40 ~ +85°C
LCD 帧频率	f_{LCD4}	104	160	248	Hz	4.0V	1/4 duty, -40 ~ +85°C

I2C参数

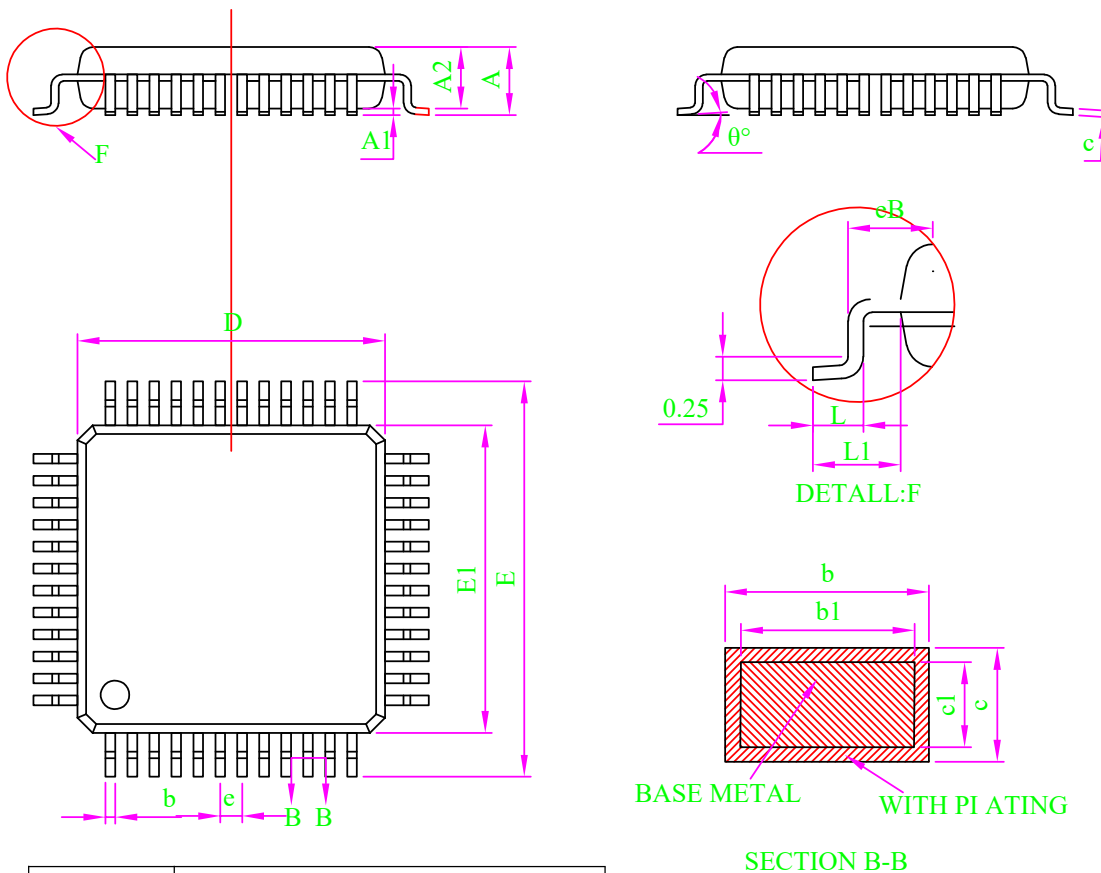
名称	符号	最小值	典型值	最大值	单位	测试条件	
						VDD	条件
时钟频率	f_{SCL}	—	—	400	kHz	3.0-5.5V	—
总线空闲时间	t_{BUF}	1.3	—	—	μs	3.0-5.5V	在此时间内总线保持空闲直到新的传输开始
Start 状态保持时间	$t_{HD: STA}$	0.6	—	—	μs	3.0-5.5V	此周期后，产生第 1 个时钟脉冲
SCL 低电平时间宽	t_{LOW}	1.3	—	—	μs	3.0-5.5V	—
SCL 高电平时间宽	t_{HIGH}	0.6	—	—	μs	3.0-5.5V	—
Start 状态设置时间	$t_{SU: STA}$	0.6	—	—	μs	3.0-5.5V	仅与重复的 START 信号有关
数据保持时间	$t_{HD: DAT}$	0	—	—	ns	3.0-5.5V	—
数据设置时间	$t_{SU: DAT}$	100	—	—	ns	3.0-5.5V	—
SDA 和 SCL 上升时间	t_R	—	—	0.3	μs	3.0-5.5V	周期性采样测试结果
SDA 和 SCL 下降时间	t_F	—	—	0.3	μs	3.0-5.5V	周期性采样测试结果
Stop 状态设置时间	$t_{SU: STO}$	0.6	—	—	μs	3.0-5.5V	—
有效时钟输出时间	t_{AA}	—	—	0.9	μs	3.0-5.5V	—
输入滤波时间常数 (SDA 和 SCL 引脚)	t_{SP}	—	—	50	ns	3.0-5.5V	噪声抑制时间

I²C 时序



14 封装信息

14.1 LQFP48 (7.0mm x 7.0mm PP=0.5mm)



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	-	-	1.70
A1	0.10	0.15	0.20
A2	1.30	1.40	1.50
b	0.18	-	0.26
b1	0.17	0.20	0.23
c	0.13	-	0.17
c1	0.12	0.13	0.14
D	6.90	7.00	7.10
E	8.80	9.00	9.20
eB	8.10	-	8.28
E1	6.90	7.00	7.10
e	0.50 BSC		
L	0.42	0.57	0.72
L1	0.90	1.00	1.10
θ	0	-	10°

Note:

1. All dimension are in mm.
2. Dim D&E1 does not include plastic flash; Flash: Plastic residual around body edge after de junk/singulation.
3. Dim b does not include dambar protrusion/intrusion.
4. Plating thickness 0.007mm-0.015mm

15 免责声明

保修和责任 —— 本文档中的信息是正确可靠的，但我公司对于这些信息的准确性和完整性不作任何保证。对于此类信息的使用后果不负任何责任。在任何情况下，深圳市永嘉微电科技有限公司(以下简称本公司)不会承担任何间接、意外发生、惩罚性的相关性的损害赔偿，不管这些损害赔偿是基于侵权（包括疏忽）、保修、违约合同或是其他法律理论。

变更的权利 —— 本公司有权在任何时间对此文件发布的信息做出任何改动。更改过的文件将会取代之前所有公布的信息。您可随时查看我们的官网：

<https://www.szvinka.com/>

适用性 —— 本公司的产品并非是为那些用于对生命和安全有重大关系的系统和设备而设计的。对于使用本公司的产品而导致的故障，造成的人身伤害、甚至死亡、或是严重的财产或环境损害的应用程序。如果本公司的产品应用在此类的设备或应用程序中，本公司对此造成的风险将不承担任何的责任，因此这些风险由客户自行承担。

应用 —— 在这里所有描述有关产品的任何应用程序仅用于说明的目的。在没有进一步测试或修改的情况下，本公司对该应用程序的指定用途是否合适不作任何表示或保证。本公司不负责协助应用程序或客户的产品设计。同时客户应自行负责决定我们的产品是否适合应用计划产品、计划的

客户应适当的提供设计和运行，保障措施以尽量减少其产品与应用的相关风险。如果因客户的应用或产品的弱点或缺陷所产生的，或因使用其他第三方的产品而造成的任何缺陷、损失、费用支出等问题，本公司不承担任何责任。客户应负责为其使用本公司产品的第三方客户做必要的产品或应用的测试，以避免使用不当而造成不必要的损失。本公司对在此方面不承担任何责任。

商业销售条件 —— 本公司的产品销售条款适用于通用的商业销售条款。如有其他要求可另出一份单独有效的书面协议，在此种情况下，将适用该单独有效的书面协议条款和条件。关于客户采购本公司的产品，本公司在此明确拒绝适用客户的通用条款和条件。

出口控制 —— 本文档描述的产品以及其项目可能受出口管制条例限制。出口可能需事先获得国家机关许可。

16 历史版本

No.	版本	日期	修订内容	检查
1	1.0	2018-08-10	原始版本	YES
2	1.1	2018-10-11	添加参考电路	YES
3	1.2	2019-03-21	检查数据手册	YES
4	1.3	2024-07-29	更新内容	YES

[1] 在开始或完成设计之前，请查阅最近发布的文件。

[2] 自本文档发布以来，本文档中描述的设备产品状态可能已经发生了变化，并且在多个情况下可能会有所不同。最新的产品状态信息可在互联网上查询，网址为 <https://www.szvinka.com/>